**RELATÓRIO DO COMPONENTE FLIPFLOP DO TIPO D**

O componente neste trabalho é um registrador Flip Flop do tipo D que tem duas entradas (*clock* e *v*) e uma única saída (*saída*).

Um registrador Flip Flop do tipo D altera o valor só quando o *clock* é modificado para ser 1. Se não houver uma mudança do valor do clock, a saída deverá permanecer intacta.

Funcionalidade

O registrador funciona basicamente como descrito encima. O método *PROCESS* é chamado e o valor da saída é mudado quando encontrar o *clock* com valor de 1.

Teste

O teste foi feito com valor inicial de 0 para tanto o *clock* quanto o *v*.

O valor do *clock* muda em cada 10ns (nanosegundo) e do *v* em cada 20ns.

O resultado (saída) saiu conforme esperado que é a saída sendo o valor *v* somente quando o clock for 1 senão a saída permanece no 0.

O resultado se encontra no waveform.